

DIGITAL VIDEO 64CH MUX SERIES

PRODUCT SPECIFICATION EL – 64V2402 TX / RX LINK



VIDEO



FCC



DESCRIPTION

본 제품은 카메라와 모니터간의 영상 64채널을 광케이블 1core로 전송하는 장비이다.

광학적 특성을 이용한 방식으로 장거리 무중계 전송 및 전계, 자계의 영향이 없으며 장비의 전면부에는 영상신호 입,출력 전압 레벨 및 광 케이블 단선 유.무를 판단 할 수 있는 7Segment LED가 부착되어 있다.

APPLICATION

- .CCTV, ITV and traffic control System
- .CATV System
- .Security System
- .Process control and monitoring System

FEATURES

- . 고품질의 영상전송
- . 10 bit Digital link
- . 광통신의 광학적특성을 이용한 장거리 무중계 전송(최대 80km)
- . 영상신호 수치값 표시& 광 케이블 단선표시기능 내장
- . AC 110V / 220V 겸용
- . 채널별 영상 입,출력 전압표시용 세븐세그먼트, LED내장
- . NTSC, PAL, SECAM 지원
- . 전자파, 벤처기업, 이노비즈, GS, CE인증

ORDERING INFORMATION

	PART NUMBER	DESCRIPTION	OPTICAL PWR BUDGET	MAX DISTANCE
SINGLE-MODE 9/125um	EL - 64V2402 TX EL - 64V2402 RX	64ch Video Transmitter 64ch Video Receiver	13dB	40Km
	EL - 64V2602 TX EL - 64V2602 RX	64ch Video Transmitter 64ch Video Receiver	20dB	60Km
	EL - 64V2802 TX EL - 64V2802 RX	64ch Video Transmitter 64ch Video Receiver	25dB	80Km

DIGITAL VIDEO 64CH MUX SERIES

EL – 64V2402 TX / RX LINK

SPECIFICATIONS

VIDEO

Video Input: 1 volt pk-pk (75 ohms)

Video Channel: 64ch

Video Bandwidth: 10 Hz – 6.5 MHz

Differential Gain: <1%

Differential Phase: <1°

Tilt: <1%

Signal-to-Noise Ratio: >63dB

WAVELENGTH 1470 ~ 1610nm

OPTICAL EMITTER Laser Diode

NUMBER OF FIBER 1Core

VIDEO LEVEL DISPLAY

- Video Transmitter
 - . Video input level display (7 segment)
 - . Power LED
- Video Receiver
 - . Video output level display (7 segment)
 - . Fiber optic cable status alarm.
 - . Power LED

CONNECTORS

Video: BNC (Gold Plated Center-Pin)

Optical: SC Connector

ELECTRICAL & MECHANICAL

Power: 12 VDC @ 8.5A

Surface Mount: From Rack

Power Consumption : 8card (3.5A)

Number of Rack Slots: 1

Current Protection: Automatic Resettable Solid-State Current limiters

Size(WxHxD)

6u Card Type 25 x 234 x 224mm

6u Rack Mount 483 x 264 x 275mm

ENVIRONMENTAL

MTBF: > 100,000 hours

Operating Temp: -20°C to +70°C

Storage Temp: -40°C to +85°C

Relative Humidity: 0% to 95% (non-condensing)

SYSTEM DESIGN

